

委員会委員公募掲載様式

委員会名 (所属部門)		高周波アナログ集積回路の解析・設計 技術調査専門委員会 (C部門：電子回路技術委員会)	委員会での調査・検討項目の概要 高周波アナログ用デバイスのシミュレーション用モデル技術の調査。 高周波アナログ集積回路のシミュレーション技術の調査。高周波アナログ集積回路の設計技術の調査。 低消費電力・低電圧化アナログ回路技術との両立。
設置期間		平成 14 年 10 月～平成 17 年 9 月	
委員長名		藤井 信生 (東京工業大学)	
委員会開催頻度		4 回/年	
問合 ・ 公募 受付先	氏名(所属)	高井 伸和 (東京工芸大学)	
	電話	046-242-9643	
	FAX	046-242-9566	
	E-mail アドレス	takai@ee.t-kougei.ac.jp	
応募いただきたい方の 専門分野、経験など		高周波回路設計者	
公募締切		平成 15 年 3 月末	