

委員会委員公募掲載様式

委員会名 (所属部門) 【技術委員会】		超集積化・環境 CMOS デバイス調査 専門委員会	委員会での調査・検討項目の 概要, 委員長のメッセージ等 本調査専門委員会では、超 集積化・環境 CMOS デバイスの 研究開発の動向を調査検討 し、我が国がこの分野で主導 権を打ち立てるための産・ 官・学の協調の推進の一助と なることを目的とする。
設置期間		平成18年6月～平成21年5月	
委員長名 (所属)		大見俊一郎 (東京工業大学)	
委員会開催頻度		5回/年	
問合 ・ 公募 受付 先	氏名 (所属)	大見俊一郎 (東京工業大学)	
	電話	045-924-5481	
	FAX	045-924-5481	
	E-mail ア ドレス	ohmi@ep.titech.ac.jp	
応募いただきたい方の専門分野, 経験など		半導体デバイス・プロセス・回路 電気学会会員	
応募締切		平成18年5月15日	