

# 電子回路研究会

〔委員長〕井上高宏（熊本大）

〔幹事〕石川雅之（木更津高専），西城和幸（ソニー），常田明夫（熊本大）

〔幹事補佐〕高井伸和（東京工芸大）

日 時 12月20日（金）11：00～17：00

場 所 中央大学理工学部 5133号室（東京都文京区春日1-13-27，JR中央線水道橋駅下車徒歩12分，営団地下鉄丸の内線，南北線後楽園駅下車徒歩5分，都営地下鉄三田線春日駅下車徒歩7分，詳細は <http://www.elect.chuo-u.ac.jp/map/map.htm> をご参照ください。）  
連絡先（幹事）：片倉雅幸ソニー（株）セミコンダクタ・ネットワーク・カンパニー  
Tel：0462-30-6116 ,Fax:0462-30-5633 ,E-mail:katakura@sabip.semicon.sony.co.jp

協 賛 次世代，高機能アナログ回路技術調査専門委員会（委員長 杉本泰博，幹事 片倉雅幸，渡部英二，幹事補佐 竹内 章）

議 題 テーマ「次世代，高機能アナログ回路技術およびCAD技術」

ECT-02-112 次世代，高機能アナログ回路技術およびCAD技術の動向

- 次世代，高機能アナログ回路技術調査専門委員会活動報告 -

杉本泰博（次世代，高機能アナログ回路技術調査専門委員会委員長，中央大）

ECT-02-113 通信用ベースバンド回路技術の動向と低電圧化技術

松谷康之（NTT）

ECT-02-114 抵抗領域で動作する同一チャネルMOSFET対を用いたRail-to-Rail VCCSの構成

鈴木伸和，兵庫 明，関根慶太郎（東京理科大）

ECT-02-115 等価MOSFETを用いた低電圧動作可能なOTAの一構成

小林智史，兵庫 明，関根慶太郎（東京理科大）

ECT-02-116 ミックスシグナルIC設計のためのチップレベル基板雑音解析手法と適用事例

永田 真（神戸大），村坂佳隆（エイアールテック），岩田 穆（広島大）

ECT-02-117 スイッチング電源のEMI低減化回路と測定技術

定村 宏（群馬大），行方真実（群馬県工業試験所）

光野正志，小林春夫，石川信宣（群馬大）

ECT-02-118 光通信用フロントエンド回路の、高利得化、広帯域化の検討

山田浩輔，石川恭輔，杉本泰博（中央大）

ECT-02-119 アナログ系EDAツールの現状と将来展望

佐藤伸久（イノテック）

ECT-02-120 Active Guard Band Circuit With Automatic Tunability

Nicodimus Retdian Agung, Shigetaka Takagi（東工大）

ECT-02-121 CMOS高速ADCとCMOS RF回路の動向と課題

尾野孝一，門山隆秀，片倉雅幸（ソニー）

ECT-02-122 並列運転可能な高効率同期整流絶縁型DC-DCコンバータ

松本匡彦，諸見里英人（村田製作所）