

電気学会研究会資料目次

電子回路研究会

テーマ「電子回路一般」

[委員長] 高木 茂孝 (東工大)

[幹事] 高井 伸和 (群馬大), 高窪 統 (中央大), 西城和幸

[幹事補佐] 佐藤 隆英 (東工大)

日時 平成17年6月30日(木) 13:00~17:05

平成17年7月 1日(金) 9:00~11:50

場所 東北大学工学部 電子情報システム・応物系講義棟南1階 103会議室
(仙台市青葉区荒巻字青葉6-6-05)

JR仙台駅西口バスプール9番乗り場よりバスを御利用ください。

詳細は、<http://www.ecei.tohoku.ac.jp/eipe/map/index.html>をご覧ください。

現地連絡先 小谷光司 (東北大学大学院工学研究科電子工学専攻)

Tel: 022-217-5564 or 022-217-7124 e-mail: kotani@sse.ecei.tohoku.ac.jp

内容連絡先 佐藤隆英 (東京工業大学 理工学研究科 電子物理工学専攻)

Tel: 03-5734-2850 e-mail: takahide@ec.ss.titech.ac.jp

ECT-05-38 高 PSRR を有する電圧乗算回路

米川智宣, 兵庫 明, 関根慶太郎 (東京理科大学) …… 1

ECT-05-39 制御電流に対する直線性を改善した四相出力発振回路

吉岡正浩, 高木茂孝, 藤井信生 (東京工業大学) …… 5

ECT-05-40 VCO ノイズを抑制する PLL ループフィルタの設計

八代圭司, 米谷昭彦 (名古屋工業大学) …… 11

ECT-05-41 オフセット電圧を低減した低電源電圧サンプリング回路

近野 暢, 兵庫 明, 関根慶太郎 (東京理科大学) …… 17

ECT-05-42 サンプル・ホールド回路の特性に関する比較及び検討

藤瀬雅俊, 兵庫 明, 関根慶太郎 (東京理科大学) …… 21

ECT-05-43 高速フラッシュ型 ADC 用コンパレータに関する一検討

岩田繁保, 山本敏文, 上野武司, 山路隆文, 板倉哲郎 (東芝) …… 25

| | | |
|-----------|--|----|
| ECT-05-44 | 高速 A/D 変換回路の低消費電力化に関する一検討 伊藤朋彦, 上野武司, 黒瀬大介, 山路隆文, 板倉哲朗 (東芝) …… | 31 |
| ECT-05-45 | 免疫アルゴリズムを用いたアナログ回路の最適化手法 北村徳啓 (東京工芸大学) 高井伸和 (群馬大学) …… | 37 |
| ECT-05-46 | 容量変化型湿度センサ駆動回路の特性解析 田澤勇夫 (田澤 R&D 技術士事務所) …… | 43 |
| ECT-05-47 | Total Harmonic Distortion Measurement System of Electronic Devices up to 100MHz with Remarkable Sensitivity Takanori komuro (Agilent Technologies International, Gunma University) Shingo Sobukawa (NF Corporation) Haruo Kobayashi (Gunma University) Hiroshi Sakayori (Agilent Technologies International) …… | 49 |

電気学会研究会資料目次

電子回路研究会

テーマ「電子回路一般」

- ECT-05-48 四象限動作可能な rail-to-rail OTA の構成
鈴木慎一郎, 古屋友鹿 (東京工芸大学)
高井伸和 (群馬大学) …………… 1
- ECT-05-49 GIC に基づくインピーダンスの実現
佐藤隆英, 高木茂孝, 丁 允善, 藤井信生 (東京工業大学) …………… 7
- ECT-05-50 バイポーラトランジスタ 2 石による構成の簡単な 2 次低域通過形能動 RC フィルタ
正木建史, 中村正孝 (広島工業大学)
山岡秀嗣 (オー・エイチ・ティー) …………… 13
- ECT-05-51 広い出力電圧範囲を有するスーパーソースフォロワ
藤井伸介, 兵庫 明, 関根慶太郎 (東京理科大学) …………… 17
- ECT-05-52 飽和領域と非飽和領域で動作する能動負荷を用いた AGC 回路
中原裕隆, 中村正孝 (広島工業大学) …………… 21
- ECT-05-53 スイッチング電源の負荷変動に対する高速応答制御方式
張 挺, 光野正志, 小林春夫, 小堀康功 (群馬大学) …………… 27
- ECT-05-54 シリーズレギュレータの位相補償に関する一考察
山崎 彰, 山田耕平, 菅原 聡 (富士電機アドバンステクノロジー) …………… 33
- ECT-05-55 抵抗領域で動作する MOSFET を用いた低ひずみ OTA 回路の一構成
佐藤広生, 兵庫 明, 関根慶太郎 (東京理科大学) …………… 39