

# 電気学会研究会資料目次

## 電子回路研究会

〔委員長〕 兵庫 明 (東京理科大学)

〔幹事〕 高井伸和 (群馬大学), 和田和千 (豊橋技術科学大学), 西城和幸

〔幹事補佐〕 佐藤広生 (東京理科大学)

日 時 平成19年12月7日 (金) 13:00~18:00  
12月8日 (土) 8:40~12:10

場 所 日本大学 理工学部 八海山セミナーハウス (〒949-7121 新潟県南魚沼市山口 1666  
電車・バスを利用した場合の片道料金 JR 東京~六日町乗車券 3,570 円/同自由席特急券 2,720 円  
/バス 370 円車を利用した場合 (駐車台数 10 台) の片道料金関越自動車道練馬 I.C~六日町 I.C  
普通車 4,950 円)  
<http://www.cst.nihon-u.ac.jp/gakusei/hakaisan.html>

### テーマ「非線形電子回路の応用技術」

- ECT-07-88 非線形電子回路の応用技術調査専門委員会活動報告  
関根好文 (日本大学) ..... 1
- ECT-07-89 特性可変な OTA を用いたチャージサンプリング回路の検討と評価  
廣野大輔, 平岡直洋, 藤瀬雅俊, 佐藤広生 ..... 5  
兵庫 明, 関根慶太郎 (東京理科大学)
- ECT-07-90 MOSFET におけるリーク電流低減に関する一考察  
高窪かをり, 江藤 徹 (明治大学) ..... 11  
高窪 統 (中央大学)
- ECT-07-91 インタリーブ型 E<sup>2</sup> 級 dc/dc コンバータ  
片山 幹, 関屋大雄, 呂 建明, 谷萩隆嗣 (千葉大学) ..... 15
- ECT-07-92 デジタル制御方式によるランダムスイッチング DC-DC コンバータの低ノイズ化について  
末川大介, 庄山正仁, Gamal Mahmoud Dousoky Ibrahim ..... 21  
安部征哉, 二宮 保 (九州大学)
- ECT-07-93 利得可変積分回路を用いた  $\Delta \Sigma$  ADC における内部雑音の解析

	小山靖仁, 和田和千, 田所嘉昭 (豊橋技術科学大学) .....	27
ECT-07-94	3ビットブロック冗長2進加算復号器に対する検討 伊藤誉久, 浅川充宏, 涌井文雄 (日本大学) .....	33
ECT-07-95	キャリアモード追突防止改良形基本回路 道脇 勇, 三次徳明, 鈴木裕法, 涌井文雄 (日本大学) .....	37
ECT-07-96	電圧モードファジィコントローラの検討 中村隆行, 涌井文雄 (日本大学) .....	43
ECT-07-97	GHz帯コルピッツ形発振回路の温度特性改善 王 萬雄, 浅野恵太, 関根好文 (日本大学) .....	49
ECT-07-98	水晶発振器の Floor noise 低減に対する検討 野村記央, 由川 了, 青柳勇二 (エプソントヨコム) .....	53
ECT-07-99	差動出力発振器の位相雑音評価 野村記央, 森田和彦, 青柳勇二 (エプソントヨコム) .....	57
ECT-07-100	グレブナ基底を用いた発振回路の設計 久門尚史, 八木将計 (京都大学) .....	63
ECT-07-101	1チップ指紋認証 LSI 技術 重松智志, 森村浩季, 羽田野孝裕, 中西 衛, 池田奈美子 .....	67
	藤井孝治, 島村俊重 (NTT マイクロシステムインテグレーション研究所) 町田克之 (NTT アドバンステクノロジー) 岡崎幸夫, 久良木億 (NTT マイクロシステムインテグレーション研究所)	

# 電気学会研究会資料目次

## 電子回路研究会

〔委員長〕 兵庫 明（東京理科大学）

〔幹事〕 高井伸和（群馬大学），和田和千（豊橋技術科学大学），西城和幸

〔幹事補佐〕 佐藤広生（東京理科大学）

日 時 平成19年12月7日（金） 13:00～18:00  
12月8日（土） 8:40～12:10

場 所 日本大学 理工学部 八海山セミナーハウス（〒949-7121 新潟県南魚沼市山口 1666  
電車・バスを利用した場合の片道料金 JR 東京～六日町乗車券 3,570 円／同自由席特急券 2,720 円  
／バス 370 円車を利用した場合（駐車台数 10 台）の片道料金関越自動車道練馬 I.C～六日町 I.C  
普通車 4,950 円）  
<http://www.cst.nihon-u.ac.jp/gakusei/hakaisan.html>

### テーマ「非線形電子回路の応用技術」

- ECT-07-102 電子回路研究会「非線形電子回路の応用技術調査専門委員会報告」  
ニューラルネットにおける中間層ユニットの役割解析  
松本政之，今井 稔，前原応光（東洋大学） ..... 1
- ECT-07-103 パルス形ハードウェアニューロンモデルの抑制後リバウンド発火に対する検討  
山田 郁，ハイマニー・ハッサワン，清水昭宏，関根好文（日本大学） ..... 7
- ECT-07-104 OTA を用いたシナプスモデルの特性改善  
掘金孝司，ユン・ソンユン，関根好文（日本大学） ..... 11
- ECT-07-105 抑制性入力に着目した STDP を有するパルス形ハードウェアニューロンモデルに対する検討  
清水 亮，佐伯勝敏，関根好文（日本大学） ..... 15
- ECT-07-106 大域的分岐解析に基づく大脳皮質視覚野錐体細胞モデルの構築  
石木達也，田中哲史，小山内実，土居伸二，熊谷貞俊，八木哲也（大阪大学） ..... 19
- ECT-07-107 パルス変調方式による相互結合位相振動子の CMOS 回路実現と評価  
厚地泰輔，加藤直人，森江 隆，中田一紀（九州工業大学） ..... 25

ECT-07-108	高次元物理カオスダイナミクスによるアナログ計算	堀尾喜彦 (東京電機大学)	
		合原一幸 (合原複雑数理モデルプロジェクト, ERATO, JST, 東京大学)	.....31
ECT-07-109	FD-SOI プロセスによる低域通過特性を有する低雑音広帯域増幅器の一構成	藤田高史, 高木茂孝, 藤井信生 (東京工業大学)	.....37
ECT-07-110	1V 電源電圧を用いた 5 次低域通過フィルタの構成	ニコデムス レディアン, 佐藤隆英, 高木茂孝, 藤井信生 (東京工業大学)	.....43
ECT-07-111	双一次 LP-LP 変換によるポリフェーズ伝達関数の一設計法	武藤浩二 (九州工業大学)	.....49
協 賛 非線形電子回路の応用技術調査専門委員会			